

## **Аннотация**

В данной магистерской диссертации выполнено исследование технологий для построения аппаратной платформы контроллера IoT на базе реализованных в настоящее время аппаратных и программных решений. Проведён анализ существующих аппаратных платформ, на основе которого была выбрана функциональная аппаратная платформа наиболее низкой стоимости. Приведены расчёты максимально возможного количества записей в базе данных для прогноза о времени хранения данных в памяти платформы. Предложены конкретная модель производителя мини-компьютеров и операционная система, имеющая большой функционал, что позволило создать имитационную модель для проведения исследования.